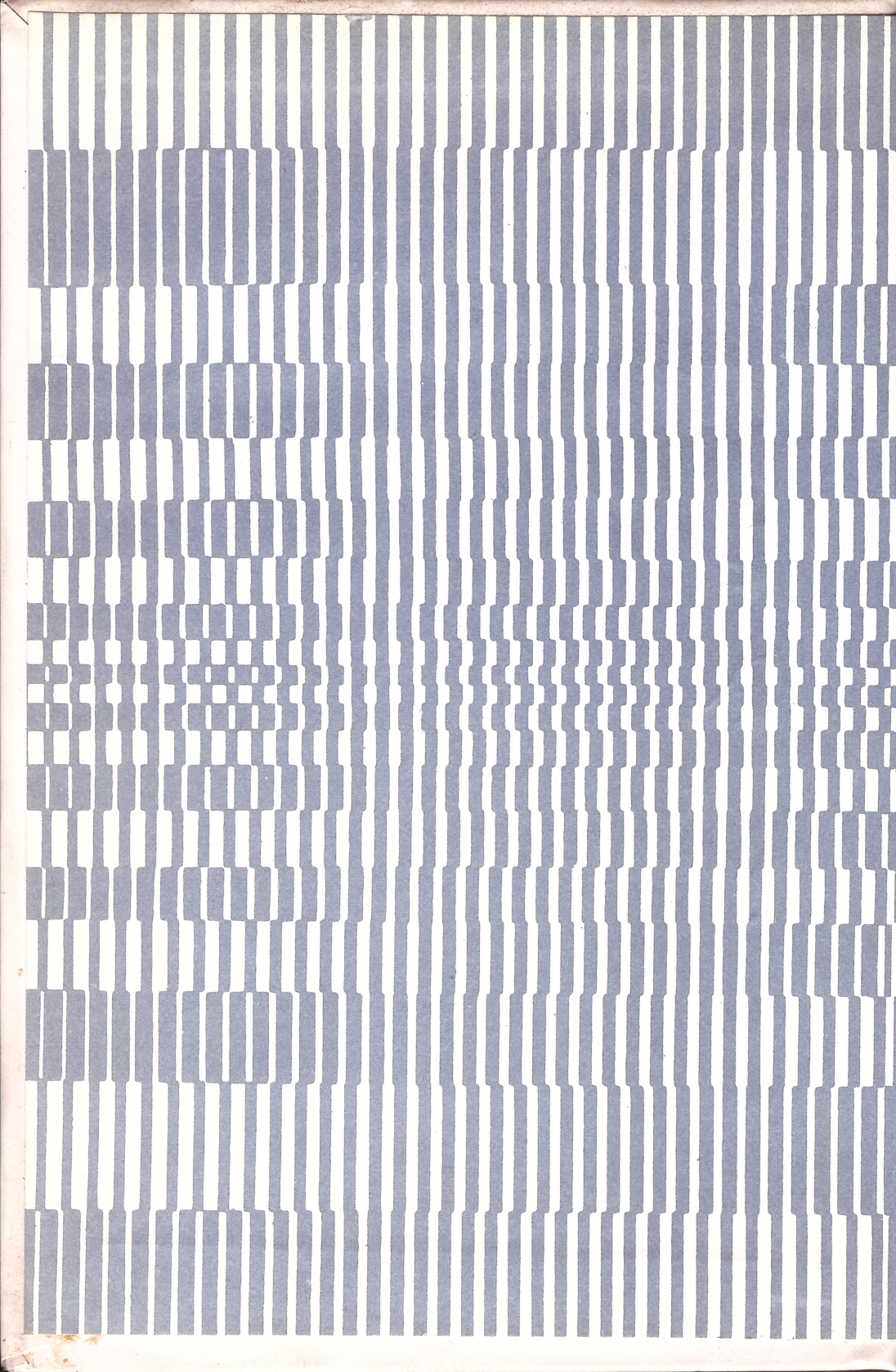
# ПРОЕКТИРОВАНИЕ СИСТЕМ НА МИКРО-ПРОЦЕССОРАХ

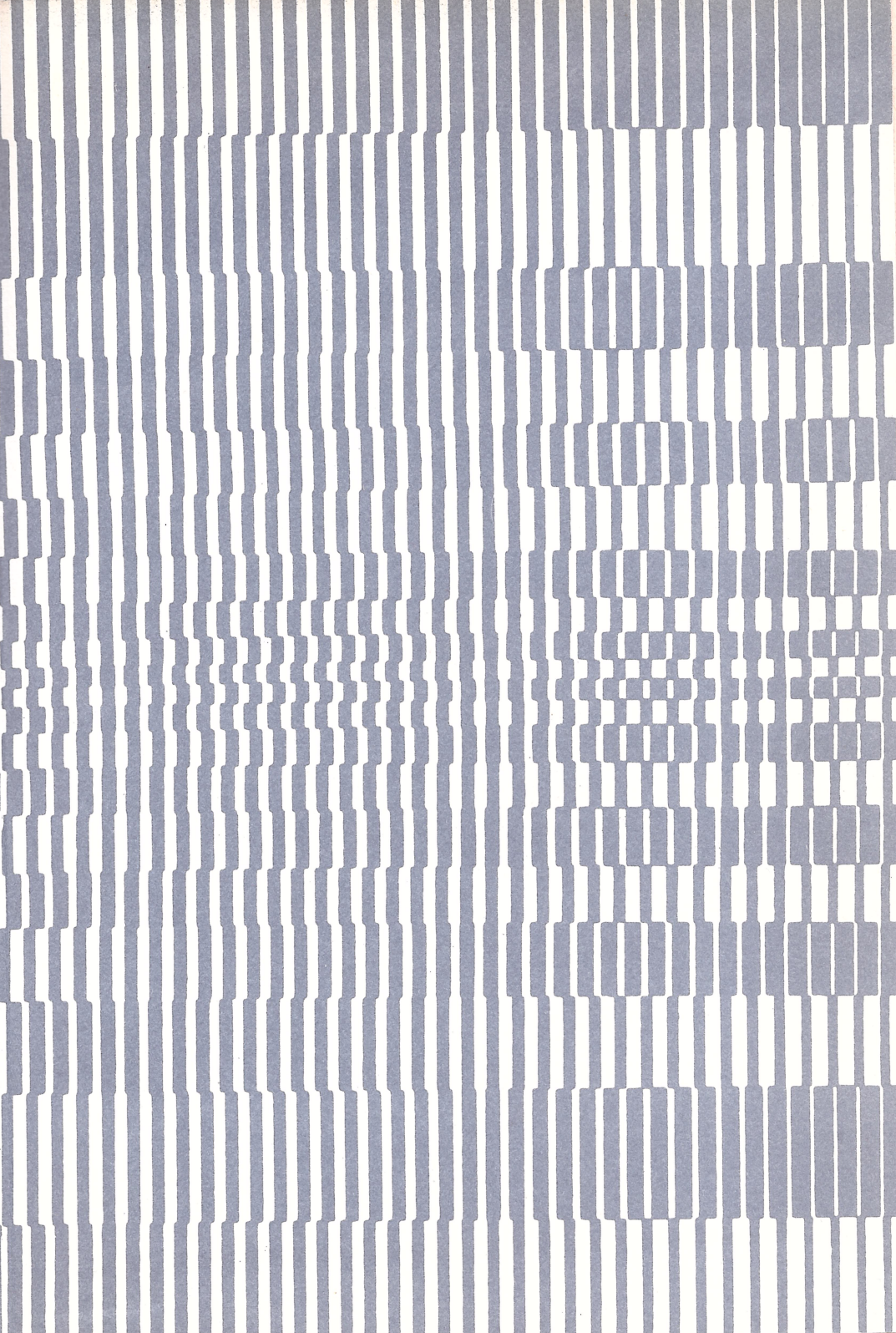
Д. ЗИССОС

# ПРОЕКТИРОВАНИЕ СИСТЕМ НА МИКРО-ПРОЦЕССОРАХ

Д. ЗИССОС

Д. ЗИССОС





Д. ЗИССОС

# ПРОЕКТИРОВАНИЕ СИСТЕМ НА МИКРО-ПРОЦЕССОРАХ

Перевод с английского А. И. Петренко,
В. Ю. Лапия, В. Г. Артюхова, С. М. Молявко
под редакцией проф. А. И. Петренко

Киев „Техніка“ 1982

ББК 32.973.2
6Ф7.3
З-64

Зиссос Д.
З-64 Проектирование систем на микропроцессорах / Пер. с англ. под ред. А. И. Петренко.— К.: Техніка, 1982.— 176 с., ил.
В пер.: 1 р. 10 к. 10 000 экз.

Изложены методы проектирования устройств и систем с применением микропроцессоров (МП). Материал представлен на новейшей серии микропроцессоров. Приведено большое количество схем, справочных таблиц и примеров, иллюстрирующих описанные алгоритмы проектирования систем на МП.

Рассчитана на инженерно-технических работников, занимающихся разработкой и эксплуатацией систем на микропроцессорах, а также может быть полезной студентам вузов соответствующих специальностей.

З $\frac{30502\text{-}004}{\text{М202(04)-82}}$ 78.82 2405000000

ББК 32.973.2
6Ф7.3

Редакция литературы по энергетике, электронике, кибернетике и связи
Зав. редакцией З. В. Божко

System design with microprocessors
D. Zissos
Department of Computer Science, University of Calgary, Calgary, Canada with contributions by J. C. Bathory, Research Assistant, University of Calgary
1978
AP
Academic Press
London New York San Francisco
A Subsidiary of Harcourt Brace Jovanovich, Publishers

© Перевод на русский язык, «Техніка», 1982
Copyright © 1978 by Academic Press Inc. (London) LTD

42

1р.10к.

Д. ЗИССОС

1р. 10к.